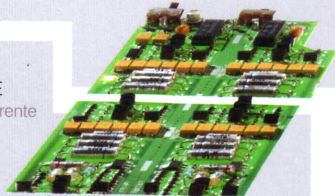


### FILTRI ANALOGICI

due filtri attivi Sallen-Key del terzo ordine in cascata con roll-off di 36 dB per ottava. Ogni stadio comprende i buffer complementari Naim "zero feedback".



### CONVERTITORI CORRENTE-TENSIONE

convertono l'uscita in corrente dei convertitori digitale analogico in un'onda di tensione pronta per il filtraggio analogico.

### ISOLAMENTO ELETTRICO DSP-ANALOGICO

assicura che il rumore ad alta frequenza dell'elettronica digitale non possa arrivare agli stadi di uscita analogici.

**CHIP DAC Burr Brown PCM1704K.** Un vero chip di conversione digitale-analogico multi-bit, come quello utilizzato nel CD555.

### PORTE DI RISINCRONIZZAZIONE

risincronizzano i dati immediatamente prima che entrino nel chip del DAC, allo scopo di eliminare qualsiasi influenza dei circuiti di isolamento.

### OSCILLATORI A ONDA SINUSOIDALE

**IN CRISTALLO** gli oscillatori in cristallo hanno un rumore correlato al segnale e un rumore di fase ridotto rispetto ai clock controllati in tensione. Il DAC utilizza dieci oscillatori regolati separatamente.

### CHASSIS

lo chassis da 3 mm in alluminio e il frontale in pressofusione forniscono la rigidità strutturale fondamentale per ridurre l'effetto microfonico.

### ALIMENTATORE BASSO RUMORE

alimentazione multi-regolata e controllata, con uscite separate per ogni elemento.



**DSP SHARC** agisce sui dati digitali per filtrare gli artefatti fuori banda. Topologia di sovracampionamento a 40 bit, 16x.

**DSP BLACKFIN** gestisce l'USB, controlla il DAC e prepara i dati USB in ingresso.

**RAM DEI DATI** memorizza il flusso di dati S/PDIF in ingresso per la risincronizzazione da parte dell'oscillatore in cristallo adeguato.

**CHIP DI AUTENTICAZIONE APPLE** rende possibile al DAC l'accesso ai dati digitali dell'iPod e dell'iPhone. Il Naim DAC è il primo convertitore digitale-analogico al mondo con autenticazione Apple.

**SCHEDE DEI CIRCUITI STAMPATI** schede dei circuiti stampati in fibra di vetro a sei strati, ottimizzate per ridurre l'effetto microfonico e per il trasferimento dei dati ad alta velocità.

**TRASFORMATORE** con avvolgimenti secondari multipli a bassa dispersione.

